

Figure 6.1 – Les deux types d'interrupteur commandé par une tension.

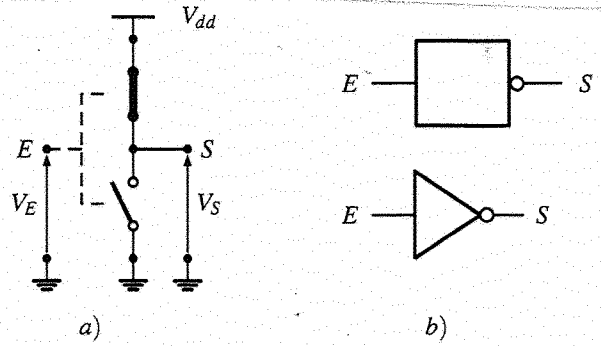


Figure 6.2 – Porte NOT ($S = \bar{E}$) : a) réalisation avec des interrupteurs commandés ; b) symboles européen (en haut) et américain (en bas).

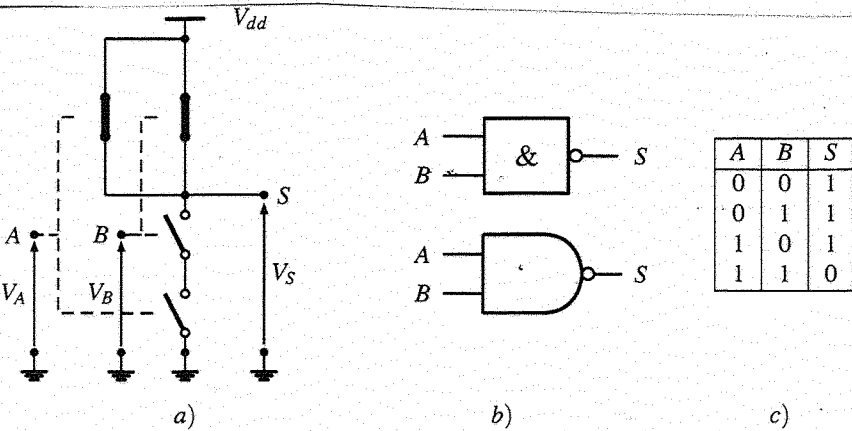


Figure 6.3 – Porte NAND ($S = \overline{A \cdot B}$) : a) réalisation avec des interrupteurs commandés ; b) symboles européen (en haut) et américain (en bas), c) table de vérité.



Figure 6.4 – Réalisation d'un inverseur logique avec une porte NAND.

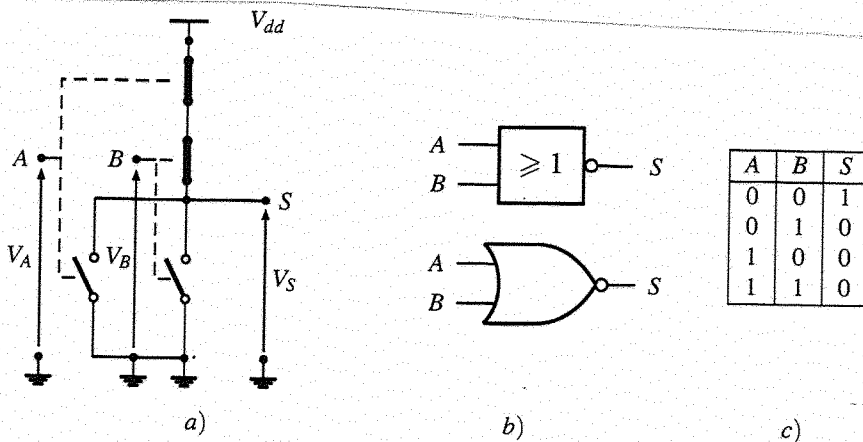


Figure 6.5 – Porte NOR ($S = \overline{A + B}$) : a) réalisation avec des interrupteurs commandés, b) symboles européen (en haut) et américain (en bas), c) table de vérité.

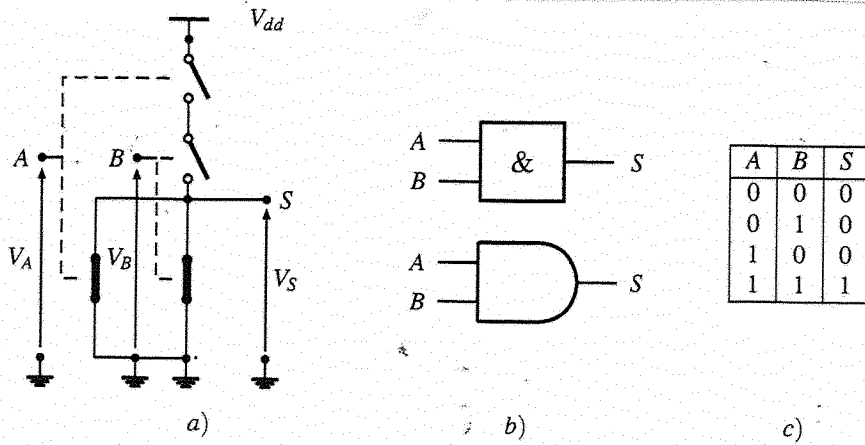


Figure 6.6 – Porte AND ($S = A \cdot B$) : a) réalisation avec des interrupteurs commandés, b) symboles européen (en haut) et américain (en bas), c) table de vérité.

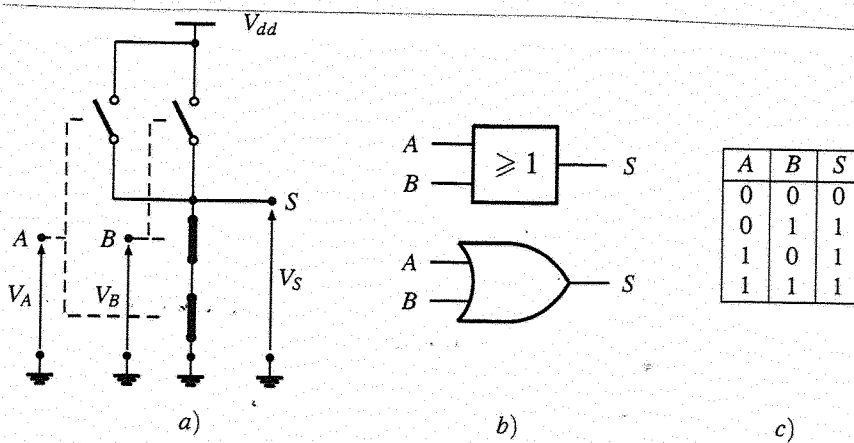


Figure 6.7 – Porte OR ($S = A + B$) : a) réalisation avec des interrupteurs commandés, b) symboles européen (en haut) et américain (en bas), c) table de vérité.

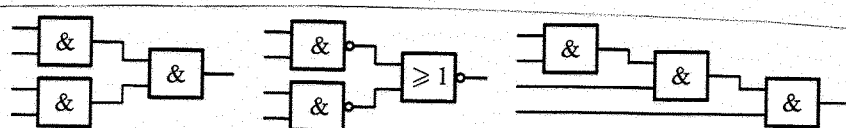


Figure 6.8 – Trois réalisations d'une porte AND à 4 entrées

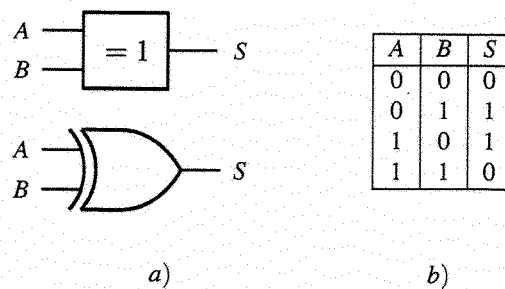


Figure 6.9 – Porte XOR ($S = A \oplus B$) : a) symboles européen (en haut) et américain (en bas), b) table de vérité.